

## SMS-N25666

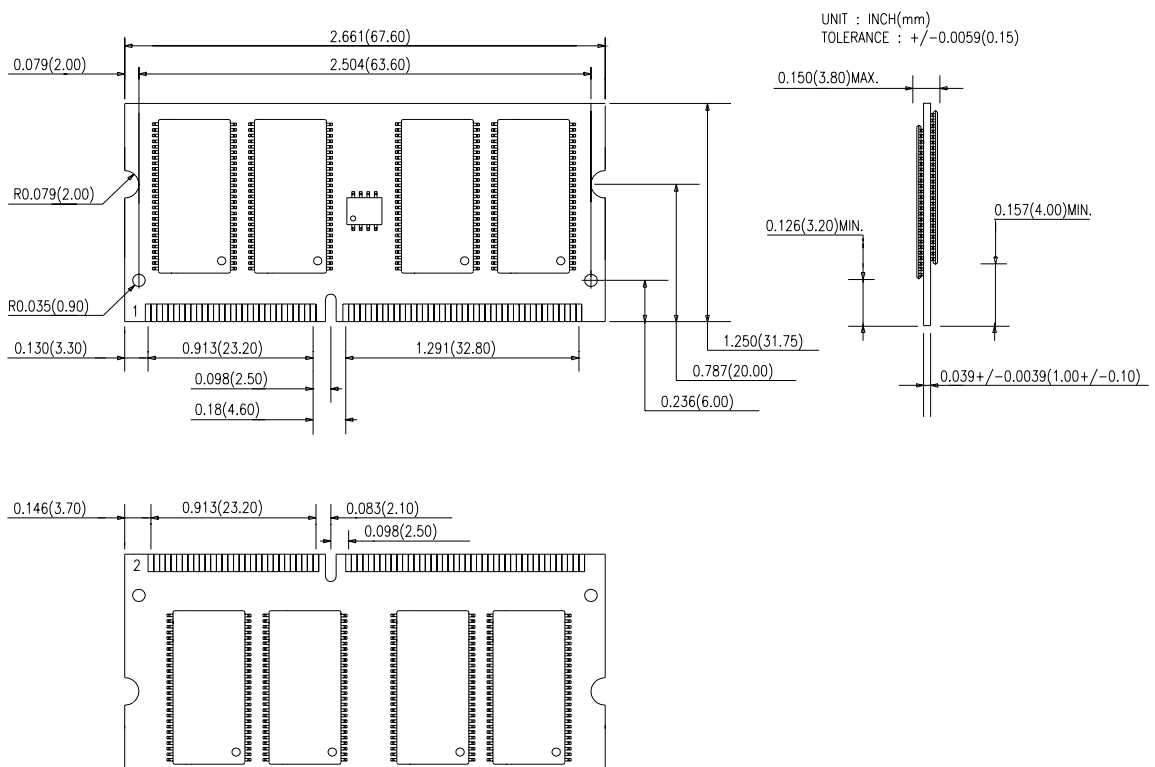
### DESCRIPTION

SMS - N 2 5 6 6 6 は、2 5 6 Mビット S D R A M ( 1 6 M x 1 6 bit ) を 8 個搭載した 3 2 M x 6 4 ビットのシンクロナス D R A M モジュールです。

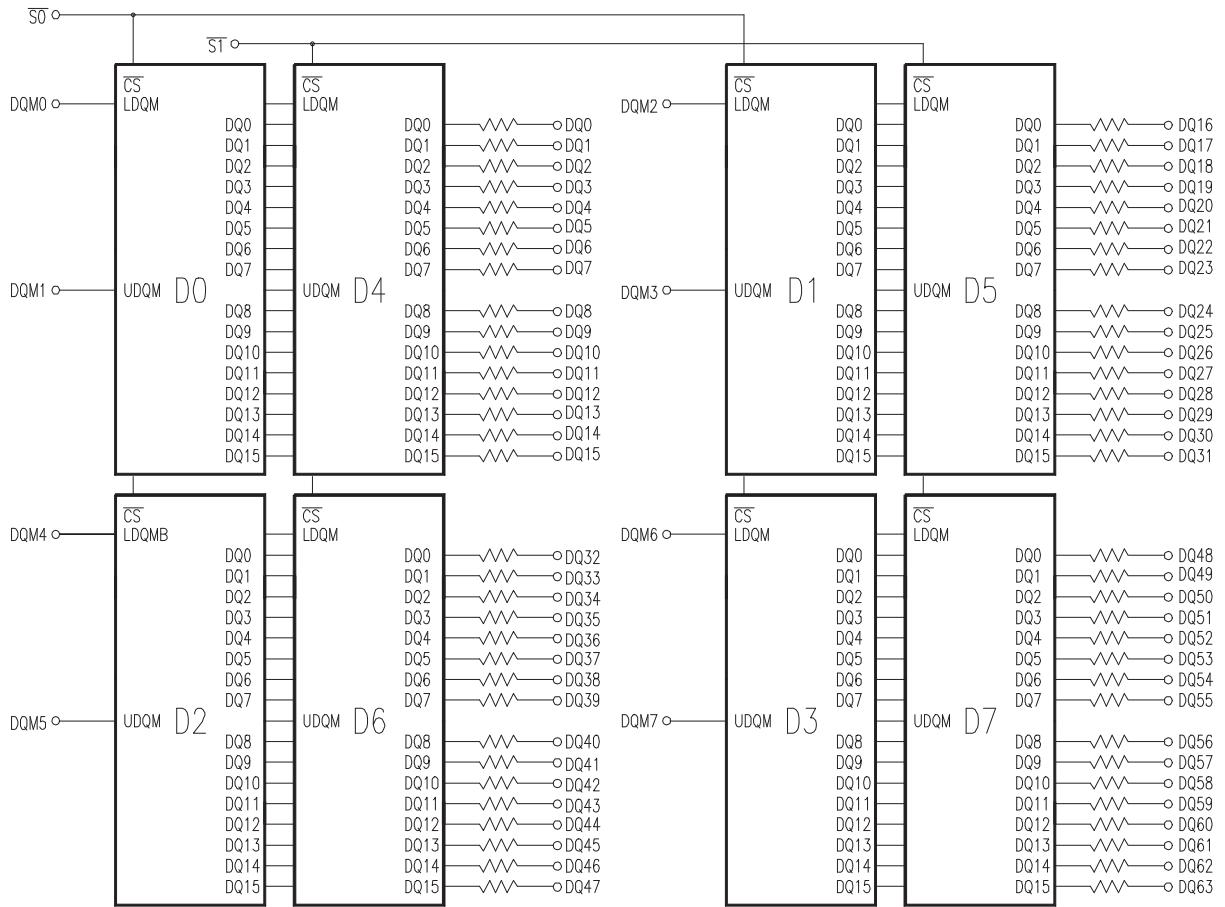
### FEATURES

- ・ 1 4 4 ピン・デュアル・インライン・メモリ・モジュール  
(ピン・ピッチ 1.00mm)
- ・ 基板高 1.25 "( 3 1 . 7 5 mm )
- ・ P C 1 3 3 / P C 1 0 0 M H z サポート
- ・ シリアル P D
- ・ 3 . 3 V 単一電源 ( ± 0 . 3 V )
- ・ 8 , 1 9 2 リフレッシュ / 6 4 m s
- ・ L V T T L コンパチブル
- ・ アンバッファータイプ
- ・ 2バンク構成
- ・ / C A S レイテンシー 2 , 3 クロックプログラマブル
- ・ 接続端子 : 電解金メッキ ( t 0 . 7 6 μ m )

### Outline Drawing



**Functional Block Diagram**



- RAS  $\rightarrow$  RAS: D0 to D7
- $\bar{C}AS$   $\rightarrow$   $\bar{C}AS$ : D0 to D7
- WE  $\rightarrow$  WE: D0 to D7
- A0-12  $\rightarrow$  A0-12: D0 to D7
- BA0/BA1  $\rightarrow$  BA0/BA1: D0 to D7
- Vcc  $\rightarrow$  D0 to D7
- Vss  $\rightarrow$  D0 to D7
- CKE0  $\rightarrow$  CKE: D0 to D3
- CKE1  $\rightarrow$  CKE: D4 to D7
- CK0  $\rightarrow$  CK: 4 SDRAMs
- CK1  $\rightarrow$  CK: 4 SDRAMs

