

SMS-51228W

DESCRIPTION

SMS-51228Wは、256MビットSDRAM(32M x 8bit)を18個搭載した64M x 72ビットのシンクロナスDRAMモジュールです。

FEATURES

- ・ 168ピン・デュアル・インライン・メモリ・モジュール
(ピン・ピッチ 1.27mm)
- ・ 基板高 1.70"(43.18mm)
- ・ PC133/PC100MHzサポート
- ・ シリアルPD
- ・ 3.3V単一電源(±0.3V)
- ・ 8,192リフレッシュ/64ms
- ・ LVTTTLコンパチブル
- ・ バッファードタイプ
- ・ ECC
- ・ 2バンク構成
- ・ /CASレイテンシー2,3クロックプログラマブル
- ・ 接続端子:電解金メッキ(t=0.76μm)

Outline Drawing



