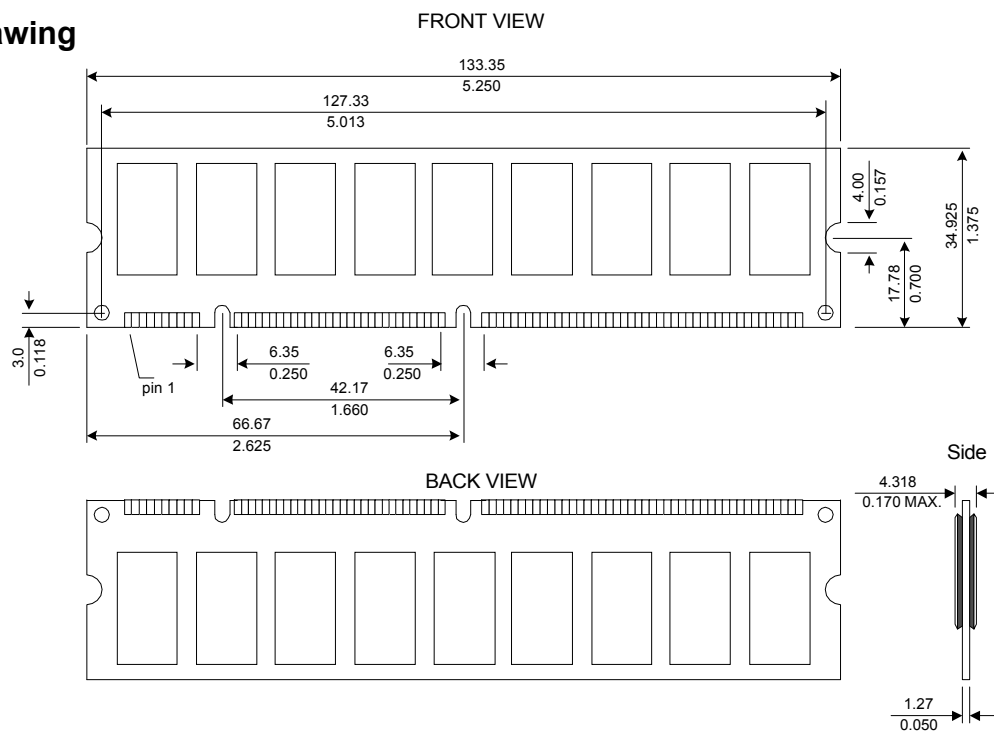


SMS-51228E**DESCRIPTION**

SMS - 5 1 2 2 8 E は、2 5 6 M ビット S D R A M (3 2 M x 8 b i t) を 1 8 個 搭 載 し た 6 4 M x 7 2 ビットのシンクロナス D R A M モジュールです。

FEATURES

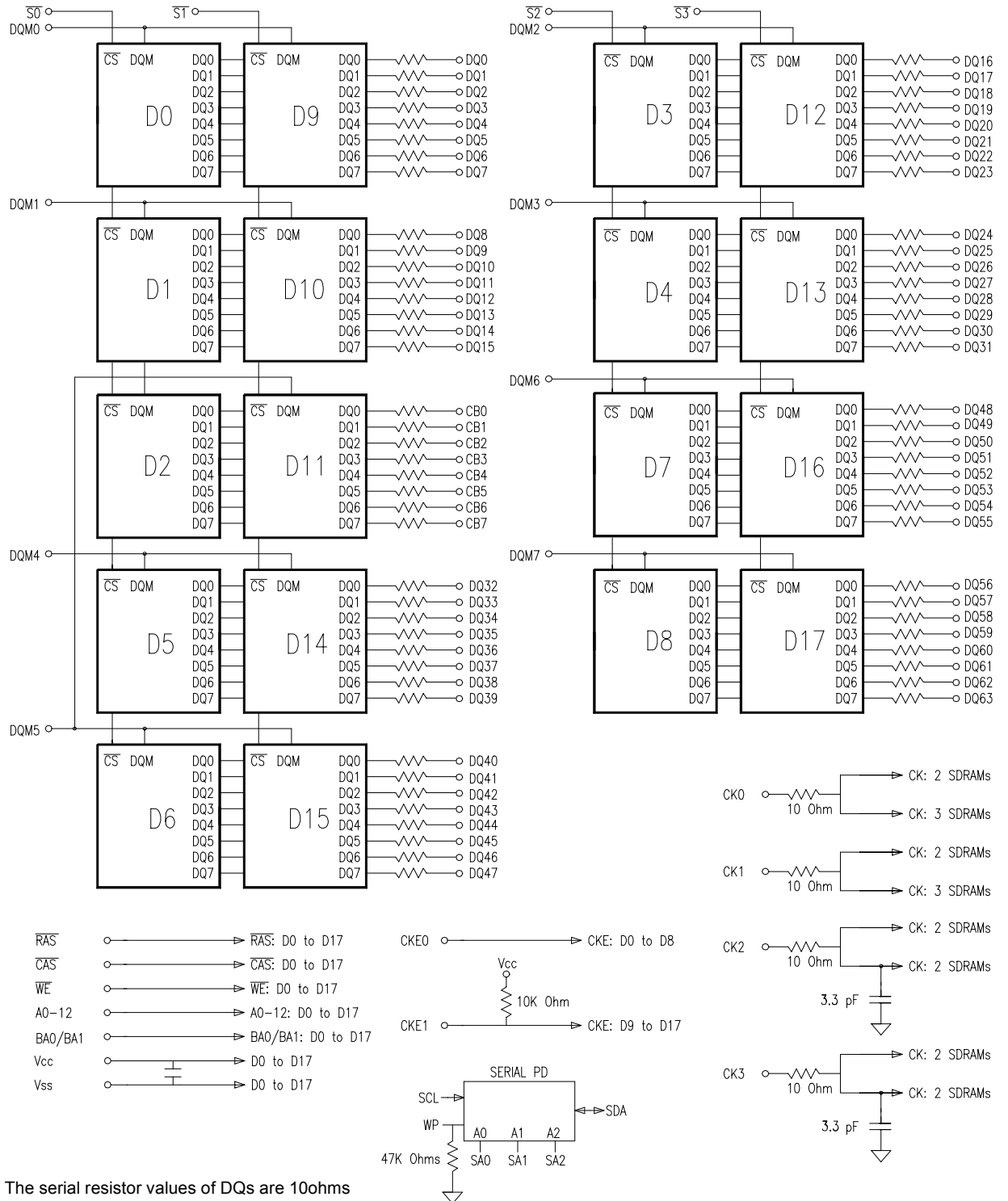
- ・ 1 6 8 ピン・デュアル・インライン・メモリ・モジュール
(ピン・ピッチ 1.27mm)
- ・ 基板高 1.375" (34.93mm)
- ・ P C 1 3 3 / P C 1 0 0 M H z サポート
- ・ シリアル P D
- ・ 3.3V 単一電源 (±0.3V)
- ・ 8,192 リフレッシュ / 64ms
- ・ L V T T L コンパチブル
- ・ アンバッファータイプ
- ・ E C C
- ・ 2バンク構成
- ・ / C A S レイテンシー 2, 3 クロックプログラマブル
- ・ 接続端子: 電解金メッキ (t = 0.76μm)

Outline Drawing

Note : All dimension are typical unless otherwise stated.

Unit : Millimeters
Inches

Functional Block Diagram



Note : 1. The serial resistor values of DQs are 10ohms