

## SMS-25628

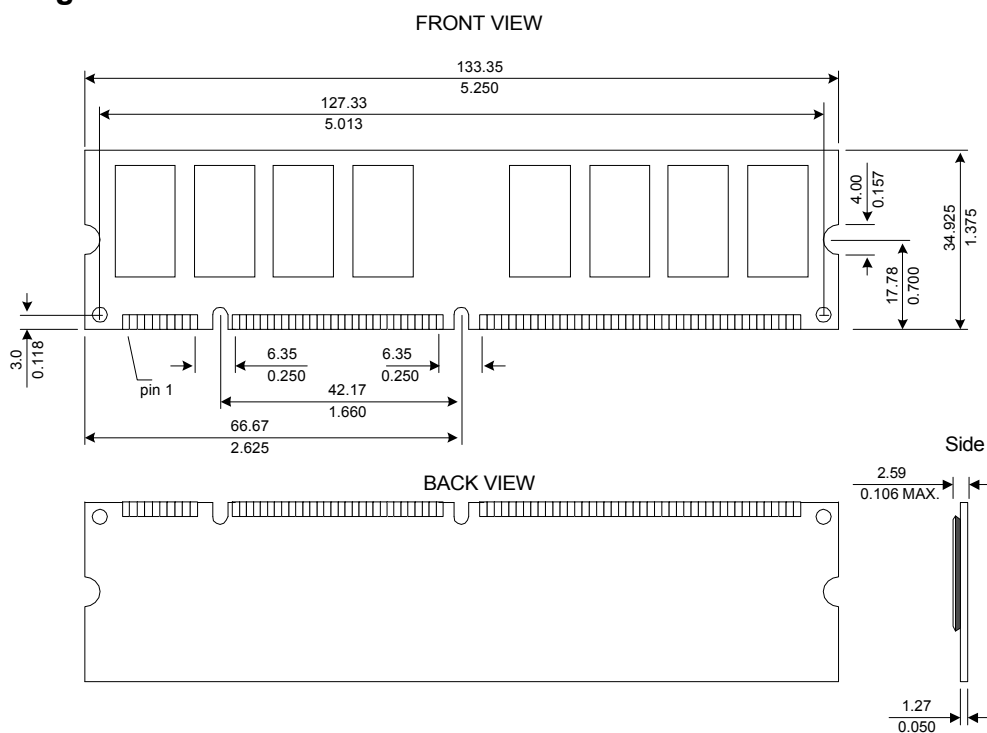
### DESCRIPTION

SMS - 25628は、256MビットSDRAM (32M x 8bit) を8個搭載した32M x 64ビットのシンクロナスDRAMモジュールです。

### FEATURES

- ・ 168ピン・デュアル・インライン・メモリ・モジュール  
(ピン・ピッチ 1.27mm)
- ・ 基板高 1.375" (34.93mm)
- ・ PC133/PC100MHzサポート
- ・ シリアルPD
- ・ 3.3V単一電源 ( $\pm 0.3V$ )
- ・ 8,192リフレッシュ/64ms
- ・ LVTTLコンパチブル
- ・ アンバッファータイプ
- ・ 1バンク構成
- ・ /CASレイテンシー2,3クロックプログラマブル
- ・ 接続端子: 電解金メッキ ( $t = 0.76\mu m$ )

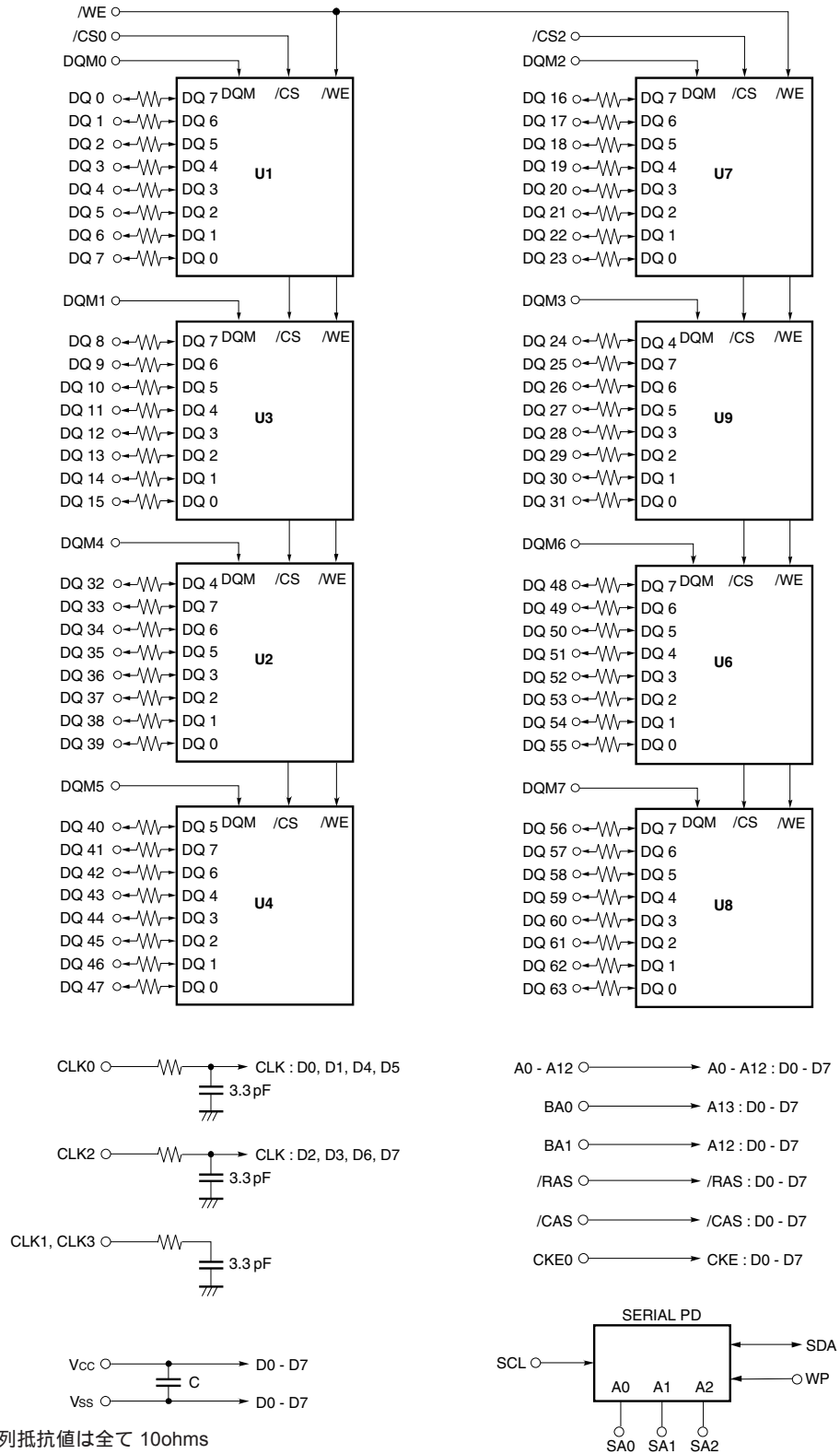
### Outline Drawing



Note : All dimension are typical unless otherwise stated.

Unit : Millimeters  
Inches

**Functional Block Diagram**



注意 : 1. DQs の直列抵抗値は全て 10ohms