

SMD-N4G68E

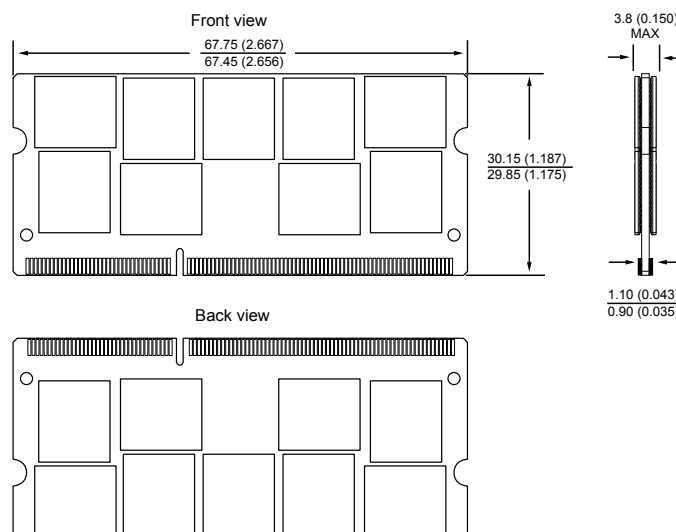
DESCRIPTION

SMD - N4G68Eは、2GビットDDR・DRAM (256M x 8bit) を18個搭載した512M x 72ビットDDR3・DRAMモジュールです。

FEATURES

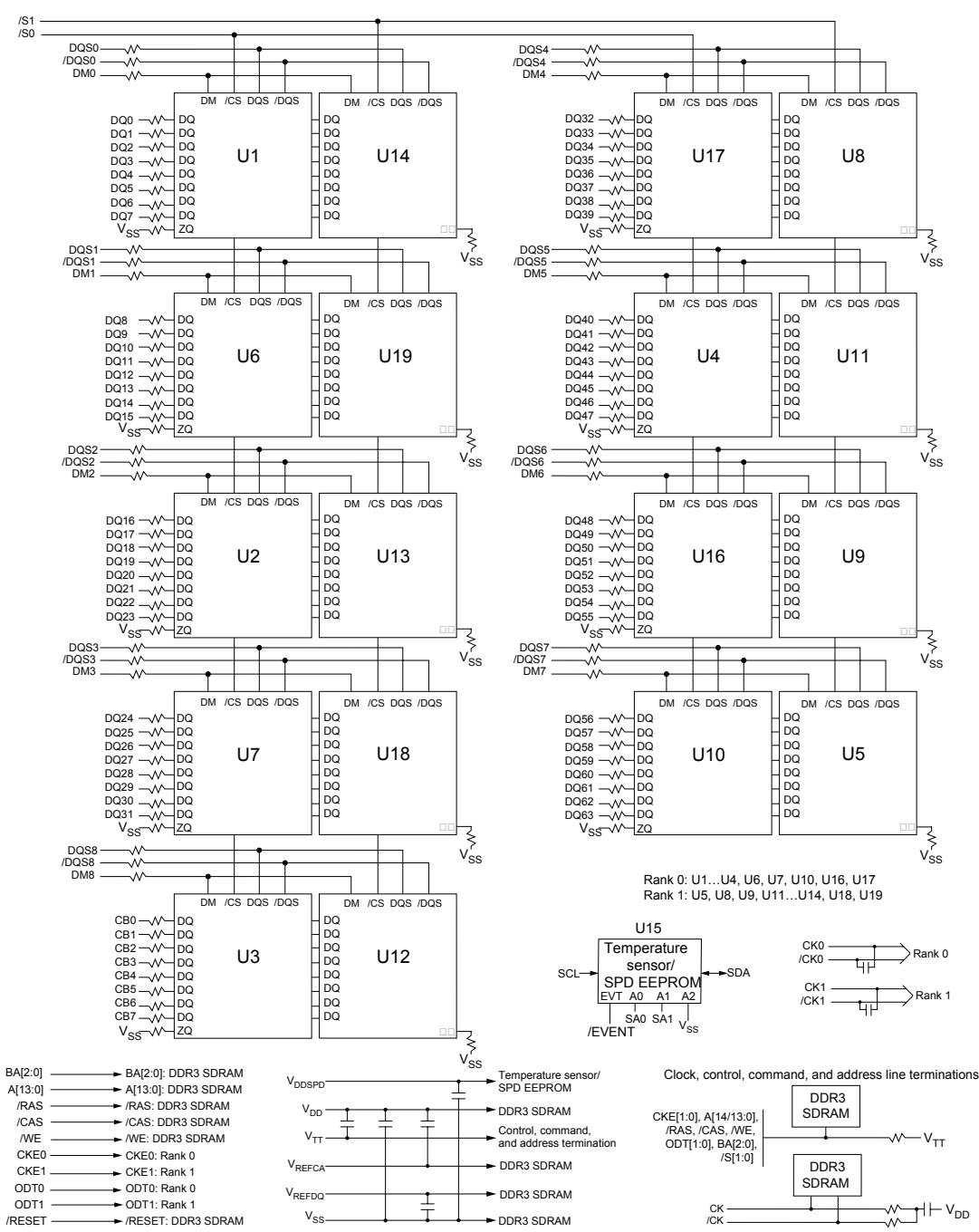
- ・ 204ピン・デュアル・インライン・メモリ・モジュール
(ピン・ピッチ 0.6mm)
- ・ 基板高 30.0mm
- ・ CL - tRCD - tRP = 9 - 9 - 9 (PC3 - 10600)
- ・ 1.5V ± 0.075V 単一電源
- ・ 8,192リフレッシュ / 64ms
- ・ SSTL_15 コンパチブル
- ・ /CASレイテンシープログラマブル
- ・ 2ランク構成
- ・ アンバッファードタイプ・ECC
- ・ ODT (オンダイターミネーション)
- ・ MPR (マルチパーパスレジスター)
- ・ PASR (プログラマブル パーシャルアレイ セルフリフレッシュ)
- ・ 接続端子: 電解金メッキ (t = 0.76 μm)
- ・ Pbフリー、RoHS対応品

Outline Drawing



Notes: All dimensions are in millimeters (inches); MAX/MIN or typical (TYP) where noted.

Functional Block Diagram



Note: The ZQ ball on each DDR3 component is connected to an external 240 ±1% resistor that is tied to ground. It is used for the calibration of the component's ODT and output driver.