

## SMD-N4G68

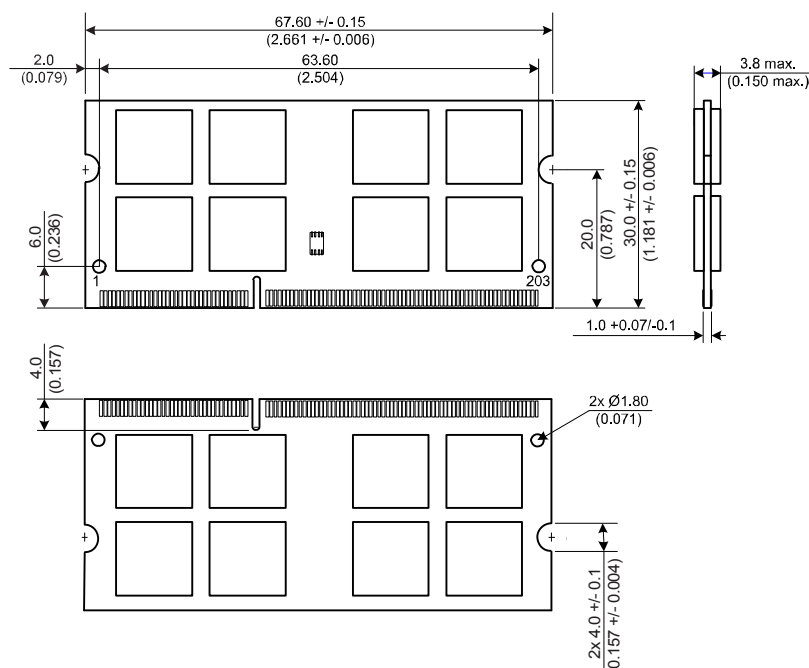
### DESCRIPTION

SMD - N 4 G 6 8 は、2 G ビット DDR ・ DRAM ( 256 M x 8 bit ) を 1 6 個搭載した 5 1 2 M x 6 4 ビット DDR 3 ・ DRAM モジュールです。

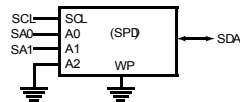
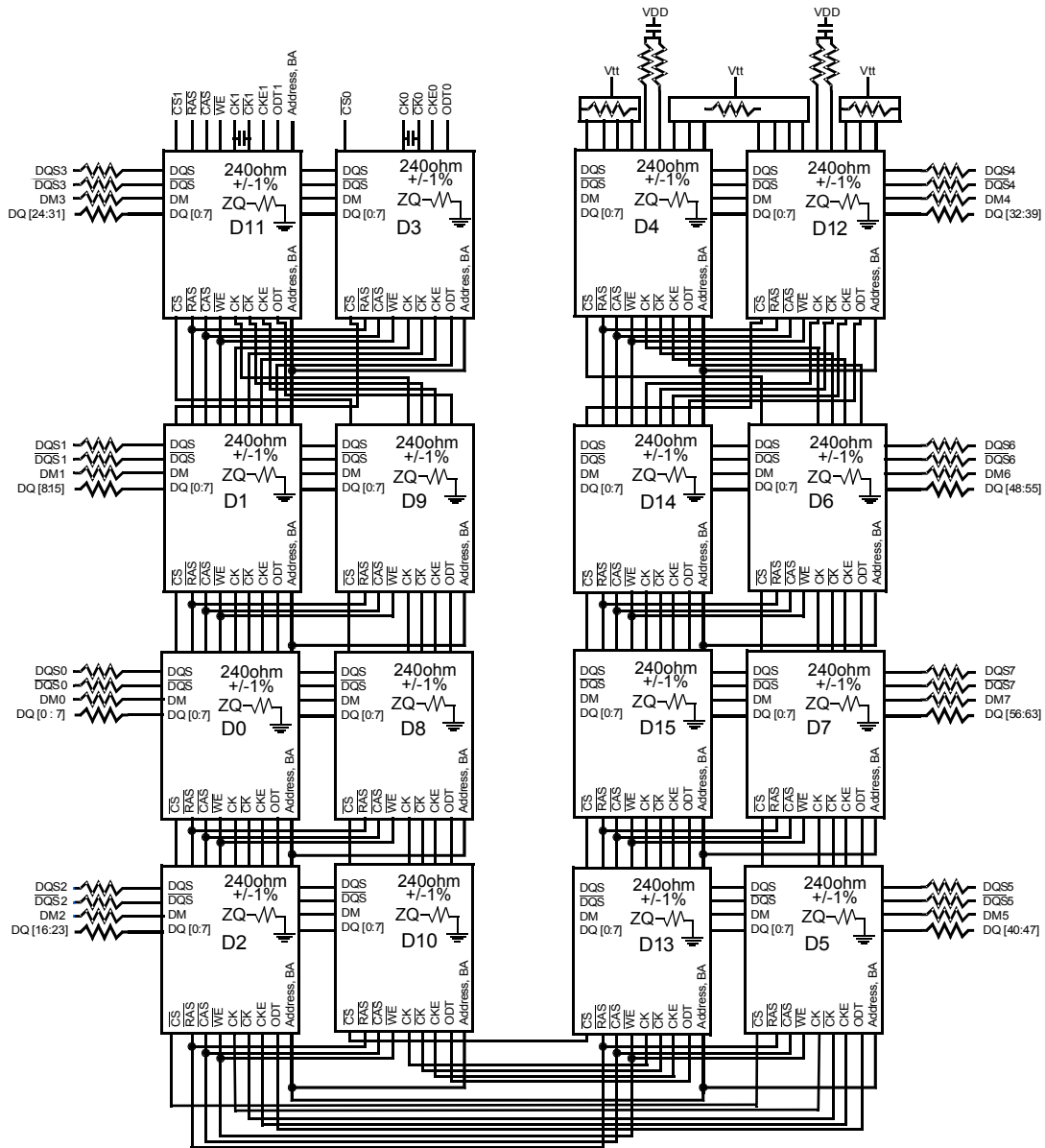
### FEATURES

- ・ 204ピン・デュアル・インライン・メモリ・モジュール  
(ピン・ピッチ 0.6mm)
- ・ 基板高 30.0 mm
- ・ CL - tRCD - tRP = 9 - 9 - 9 ( PC 3 - 1 0 6 0 0 )
- ・ 1.5 V ± 0.075 V 単一電源
- ・ 8, 192 リフレッシュ / 64 ms
- ・ SSTL\_15 コンパチブル
- ・ /CAS レイテンシー プログラマブル
- ・ 2 ランク 構成
- ・ アンバッファードタイプ
- ・ ODT ( オンダイ ターミネーション )
- ・ MPR ( マルチパーパス レジスター )
- ・ PASR ( プログラマブル パーシャルアレイ セルフリフレッシュ )
- ・ 接続端子 : 電解金メッキ ( t 0.76 μm )
- ・ Pb フリー、RoHS 対応品

### Outline Drawing



**Functional Block Diagram**



NOTES  
 1. DQ wiring may differ from that shown however, DQ, DM, DQS, and DQS relationships are maintained as shown.

