

SMD-N2G68

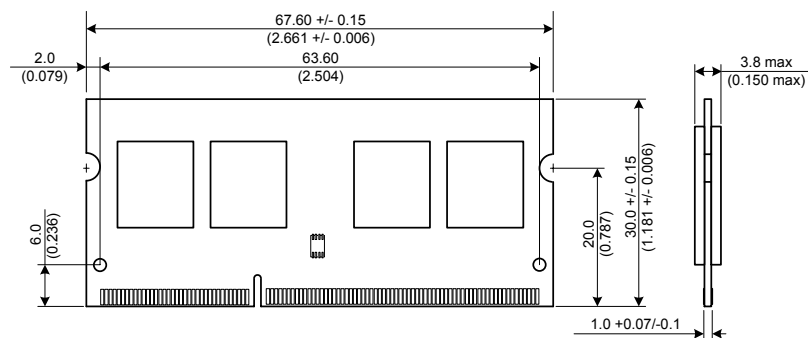
DESCRIPTION

SMD - N 2 G 6 8 は、2 G ビット DDR ・ D R A M (2 5 6 M x 8 b i t) を 8 個 搭 載 し た 2 5 6 M x 6 4 ビット DDR 3 ・ D R A M モジュールです。

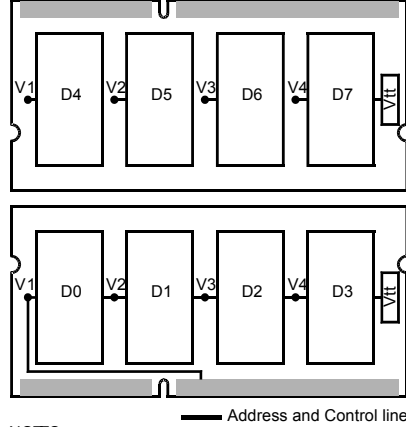
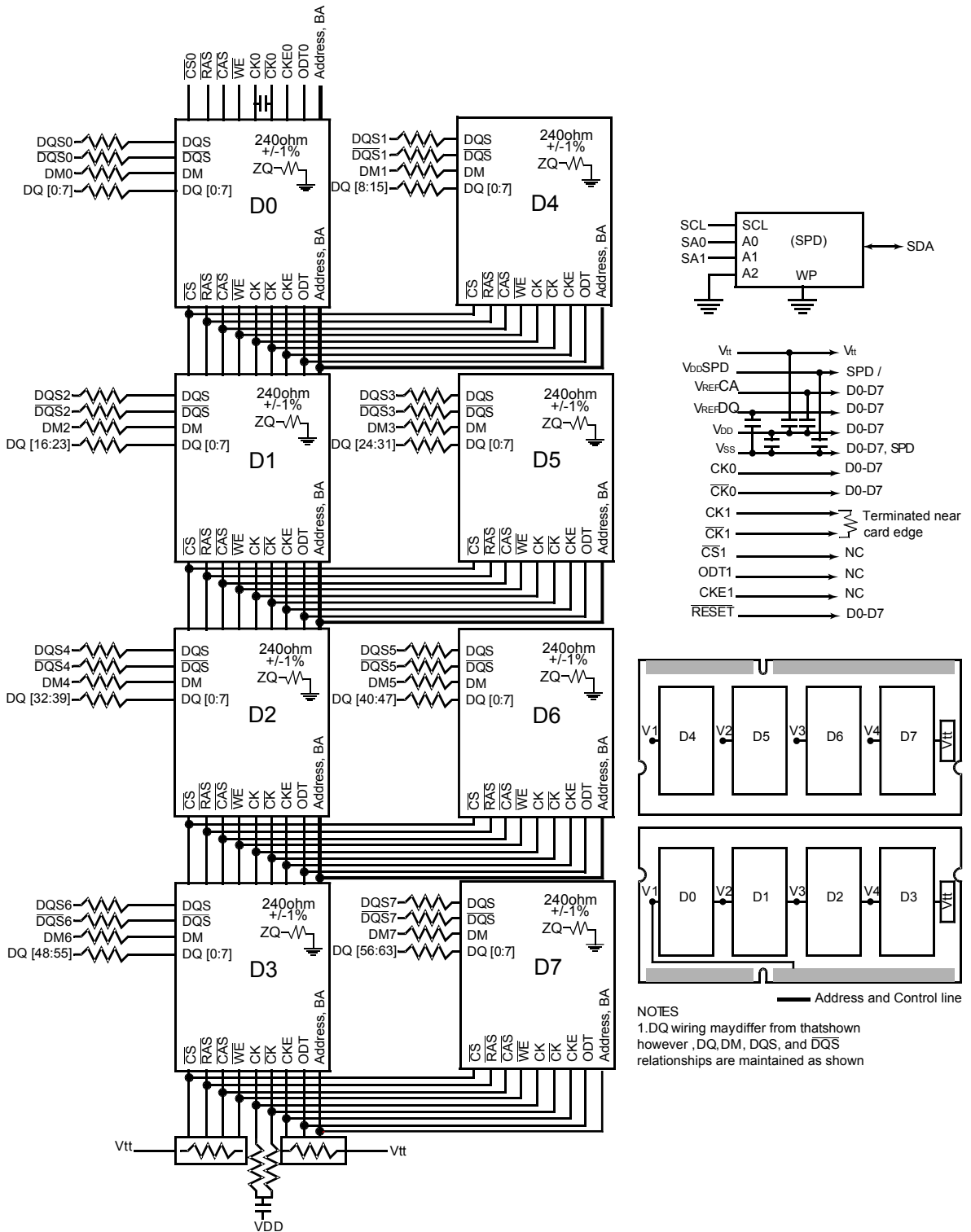
FEATURES

- ・ 204ピン・デュアル・インライン・メモリ・モジュール
(ピン・ピッチ 0.6mm)
- ・ 基板高 30.0 mm
- ・ CL - tRCD - tRP = 9 - 9 - 9 (PC3 - 10600)
- ・ 1.5V ± 0.075V 単一電源
- ・ 8,192リフレッシュ / 64ms
- ・ SSTL_15 コンパチブル
- ・ /CAS レイテンシー プログラマブル
- ・ 1 ランク 構成
- ・ アンバッファードタイプ
- ・ ODT (オンダイ ターミネーション)
- ・ MPR (マルチパーパス レジスター)
- ・ PASR (プログラマブル パーシャルアレイ セルフリフレッシュ)
- ・ 接続端子: 電解金メッキ (t 0.76 μm)
- ・ Pbフリー、RoHS対応品

Outline Drawing



Functional Block Diagram



NOTES
 1. DQ wiring may differ from that shown however, DQ, DM, DQS, and DQS relationships are maintained as shown