

SMD-8G28

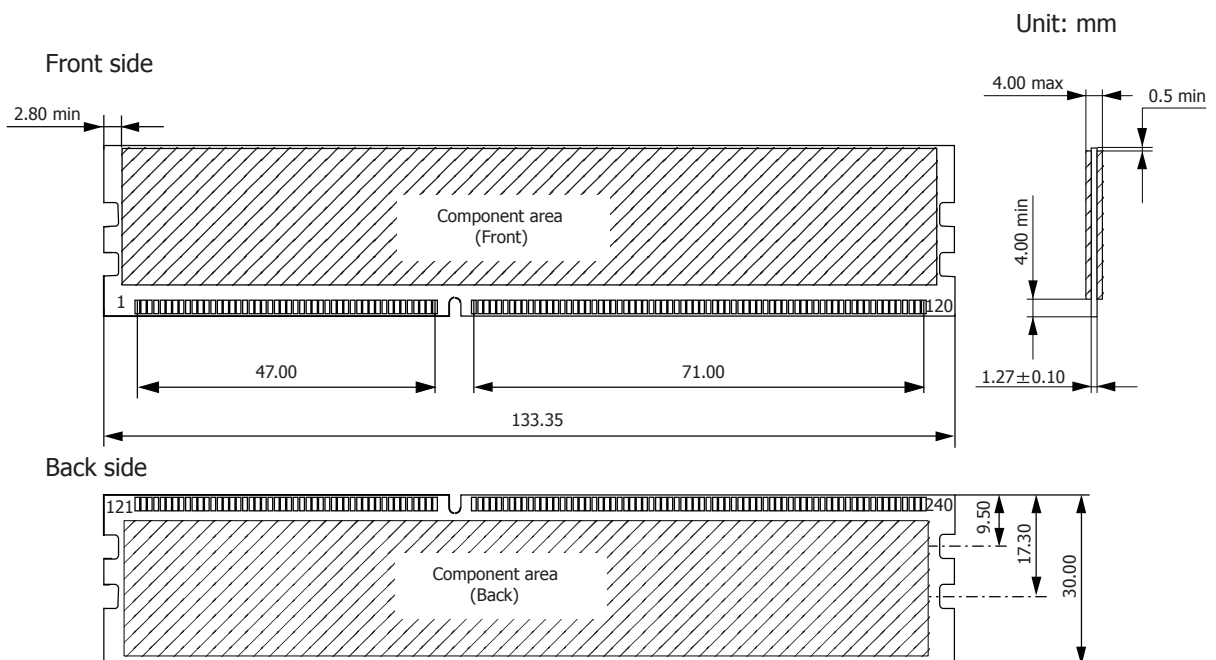
DESCRIPTION

SMD-8G28は、4GビットDDR・DRAM（512Mx8bit）を16個搭載した1024Mx64ビットDDR3・DRAMモジュールです。

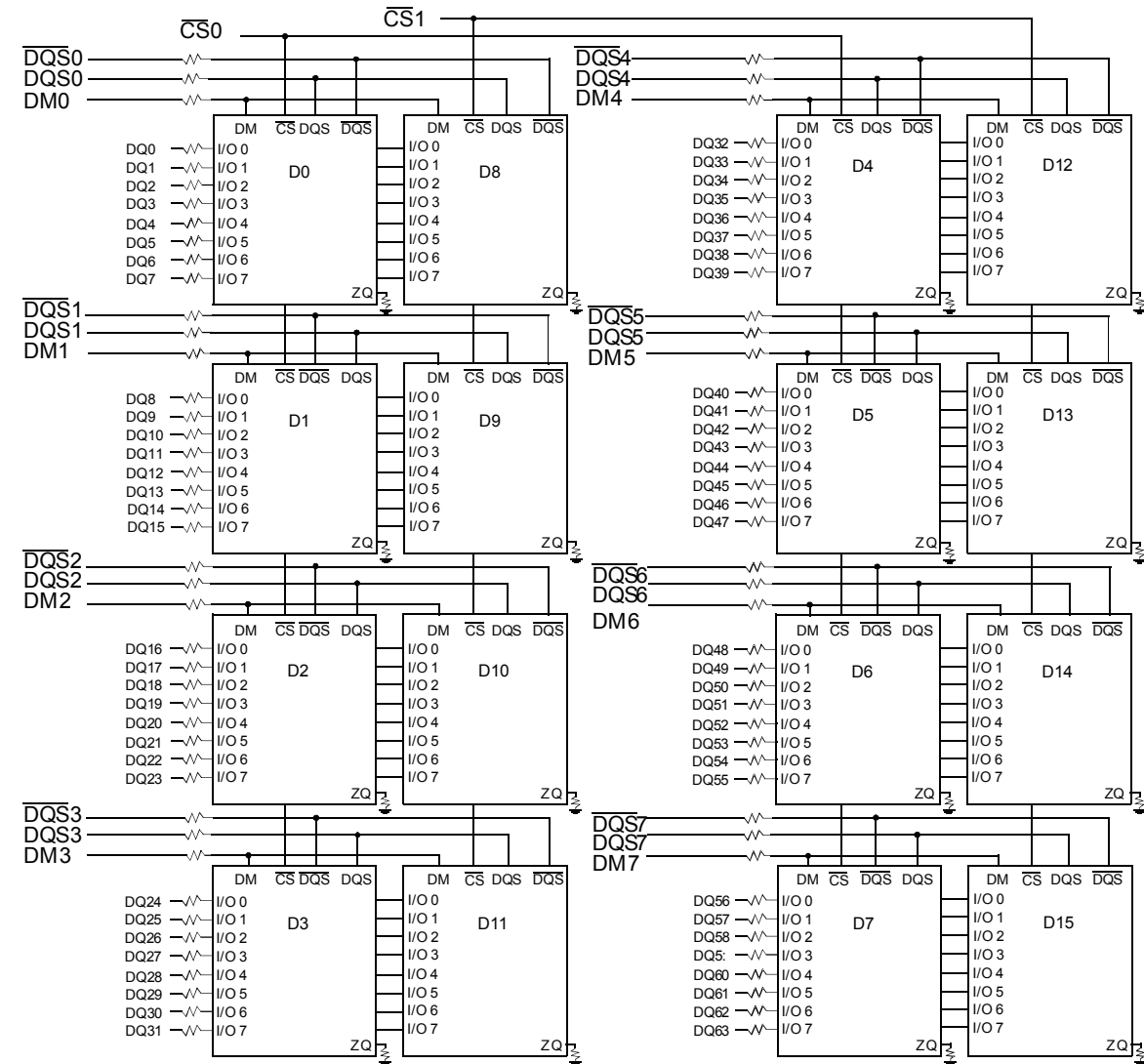
FEATURES

- ・ 240ピン・デュアル・インライン・メモリ・モジュール
（ピン・ピッチ 1.00mm）
- ・ 基板高 30.0mm
- ・ CL-tRCD-tRP = 11-11-11（PC3-12800）
- ・ 1.5V±0.075V単一電源
- ・ 8, 192リフレッシュ/64ms
- ・ SSTL_15コンパチブル
- ・ /CASレイテンシープログラマブル
- ・ 2ランク構成
- ・ アンバッファードタイプ
- ・ ODT（オンダイターミネーション）
- ・ MPR（マルチパーパスレジスター）
- ・ 接続端子：電解金メッキ（ $t \geq 0.76 \mu\text{m}$ ）
- ・ Pbフリー、RoHS対応品

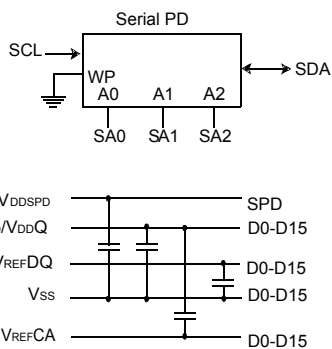
Outline Drawing



Functional Block Diagram



- BA0-BA2 → BA0-BA2: SDRAMs D0-D15
- A0-AN → A0-AN: SDRAMs D0-D15
- CKE1 → CKE1: SDRAMs D8-D15
- CKE0 → CKE0: SDRAMs D0-D7
- RAS → RAS: SDRAMs D0-D15
- CAS → CAS: SDRAMs D0-D15
- WE → WE: SDRAMs D0-D15
- ODT0 → ODT0: SDRAMs D0-D7
- ODT1 → ODT1: SDRAMs D8-D15
- CK0 → CK0: SDRAMs D0-D7
- CK1 → CK1: SDRAMs D8-D15
- CK1 → CK1: SDRAMs D8-D15
- RESET → RESET: SDRAMs D0-D15



Notes:

1. DQ-to-I/O wiring is shown as recommended but may be changed.
2. DQ/DQS/DQS/ODT/DM/CKE/CAS relationships must be maintained as shown.
3. For each DRAM, a unique ZQ resistor is connected to ground. The ZQ resistor is $240\Omega \pm 1\%$
4. One SPD exists per module.