SMD-4G68E

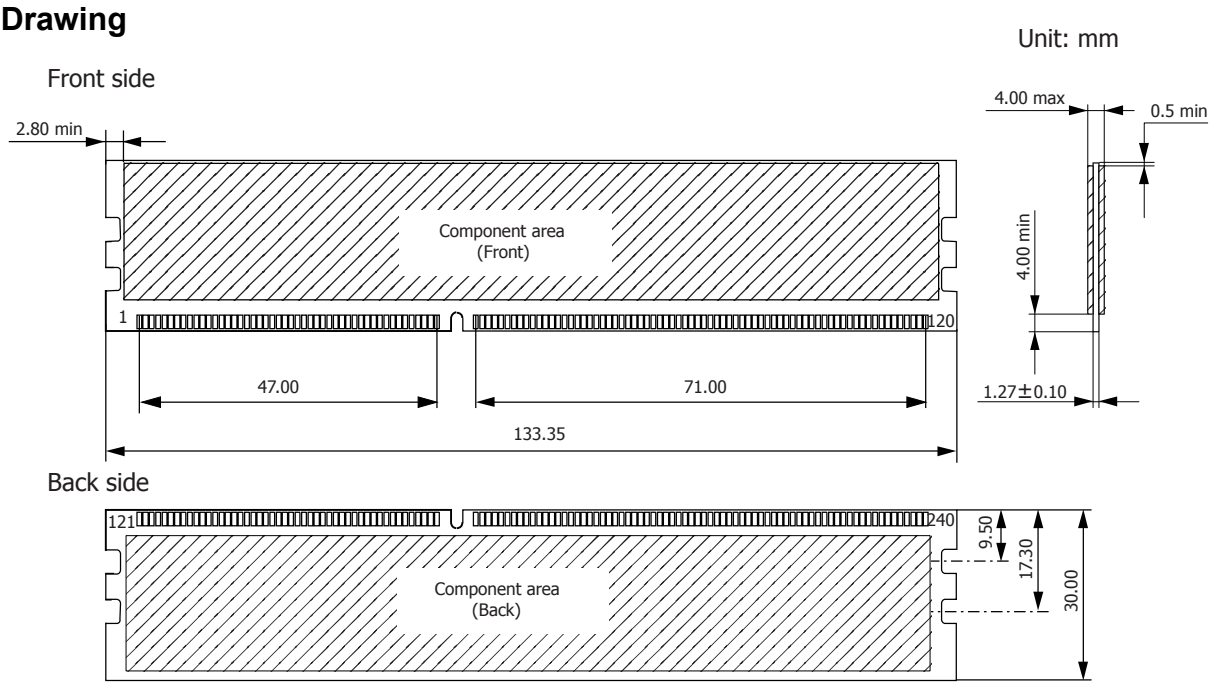
DESCRIPTION

ＳＭＤ－４Ｇ６８Ｅは、２ＧビットＤＤＲ・ＤＲＡＭ（256M x 8bit）を１８個搭載した５１２Ｍｘ７２ビットＤＤＲ３・ＤＲＡＭモジュールです。

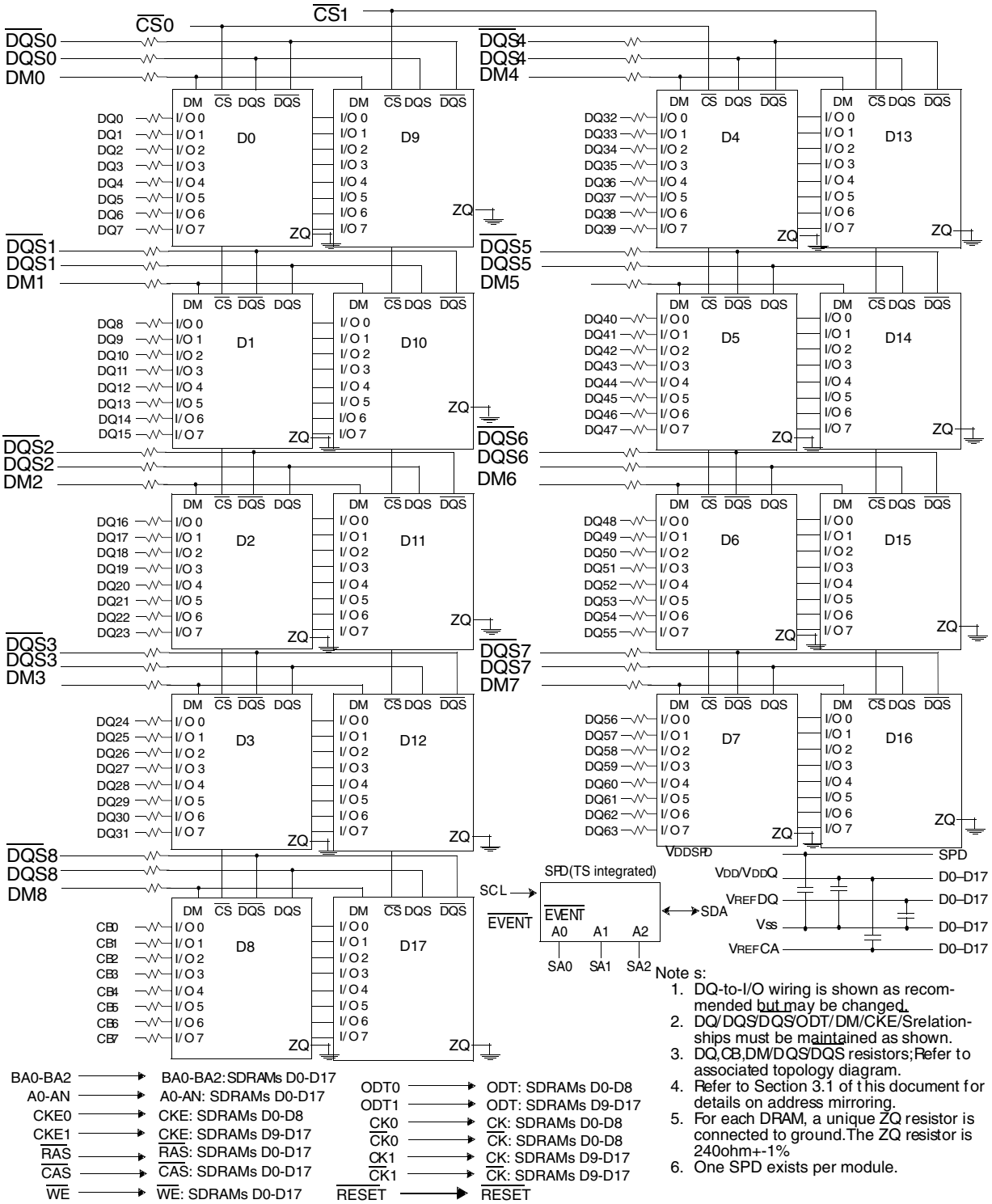
FEATURES

- ２４０ピン・デュアル・インライン・メモリ・モジュール（ピン・ピッチ 1.00mm）
- 基板高３０．０mm
- ＣＬ－ｔＲＣＤ－ｔＲＰ ＝ ９－９－９（ＰＣ３－１０６００）
- １．５Ｖ±０．０７５Ｖ単一電源
- ８，１９２リフレッシュ／６４ｍｓ
- ＳＳＴＬ＿１５コンパチブル
- /ＣＡＳレイテンシープログラマブル
- ２ランク構成
- アンバッファードタイプ
- ＥＣＣ
- ＯＤＴ（オンダイ　ターミネーション）
- ＭＰＲ（マルチパーパス　レジスター）
- ＰＡＳＲ（プログラマブル　パーシャルアレイ　セルフリフレッシュ）
- 接続端子：電解金メッキ（ｔ≧０．７６μm）
- Ｐｂフリー、ＲｏＨＳ対応品

Outline Drawing



Functional Block Diagram



Note s:

1. DQ-to-I/O wiring is shown as recommended but may be changed.
2. DQ/DQS/DQS/ODT/DM/CKE/Srelationships must be maintained as shown.
3. DQ,CB,DM/DQS/DQS resistors;Refer to associated topology diagram.
4. Refer to Section 3.1 of this document for details on address mirroring.
5. For each DRAM, a unique ZQ resistor is connected to ground.The ZQ resistor is 240ohm+-1%
6. One SPD exists per module.