

SMD-P51226

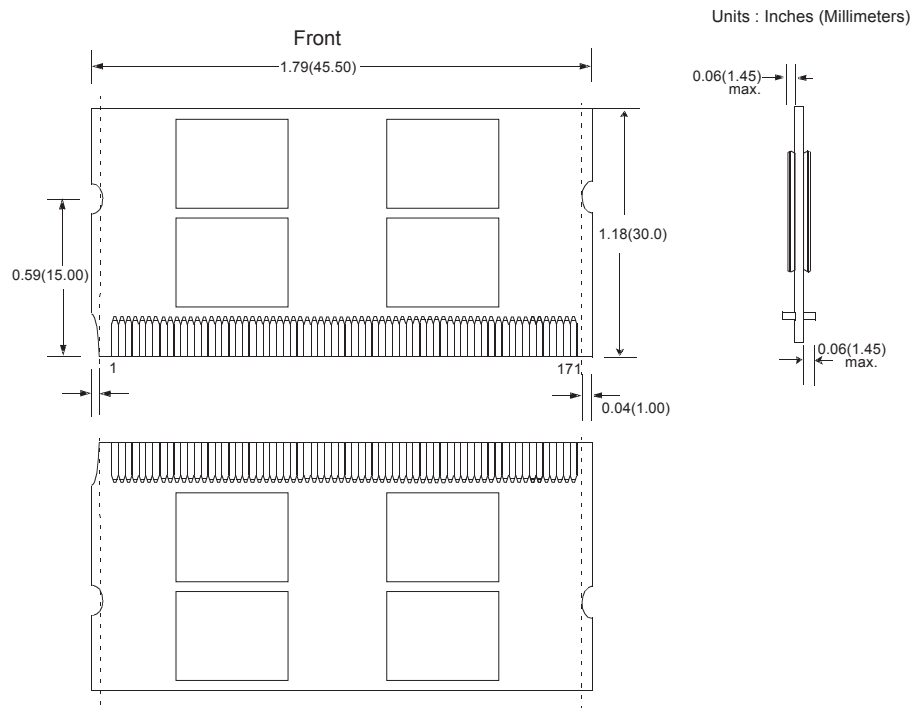
DESCRIPTION

SMD - P 5 1 2 2 6 は、5 1 2 MビットDDR・DRAM (32M x 16bit) を8個搭載した6 4 M x 6 4 ビットDDR2・DRAMモジュールです。

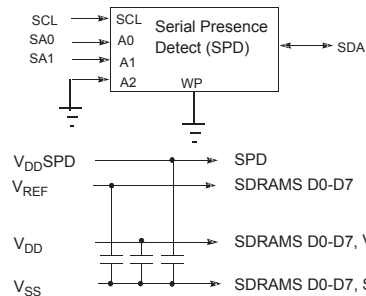
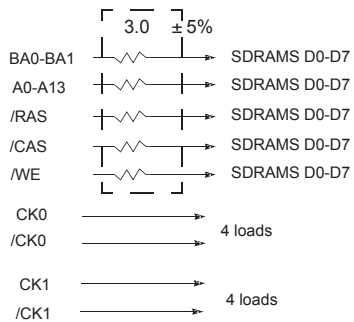
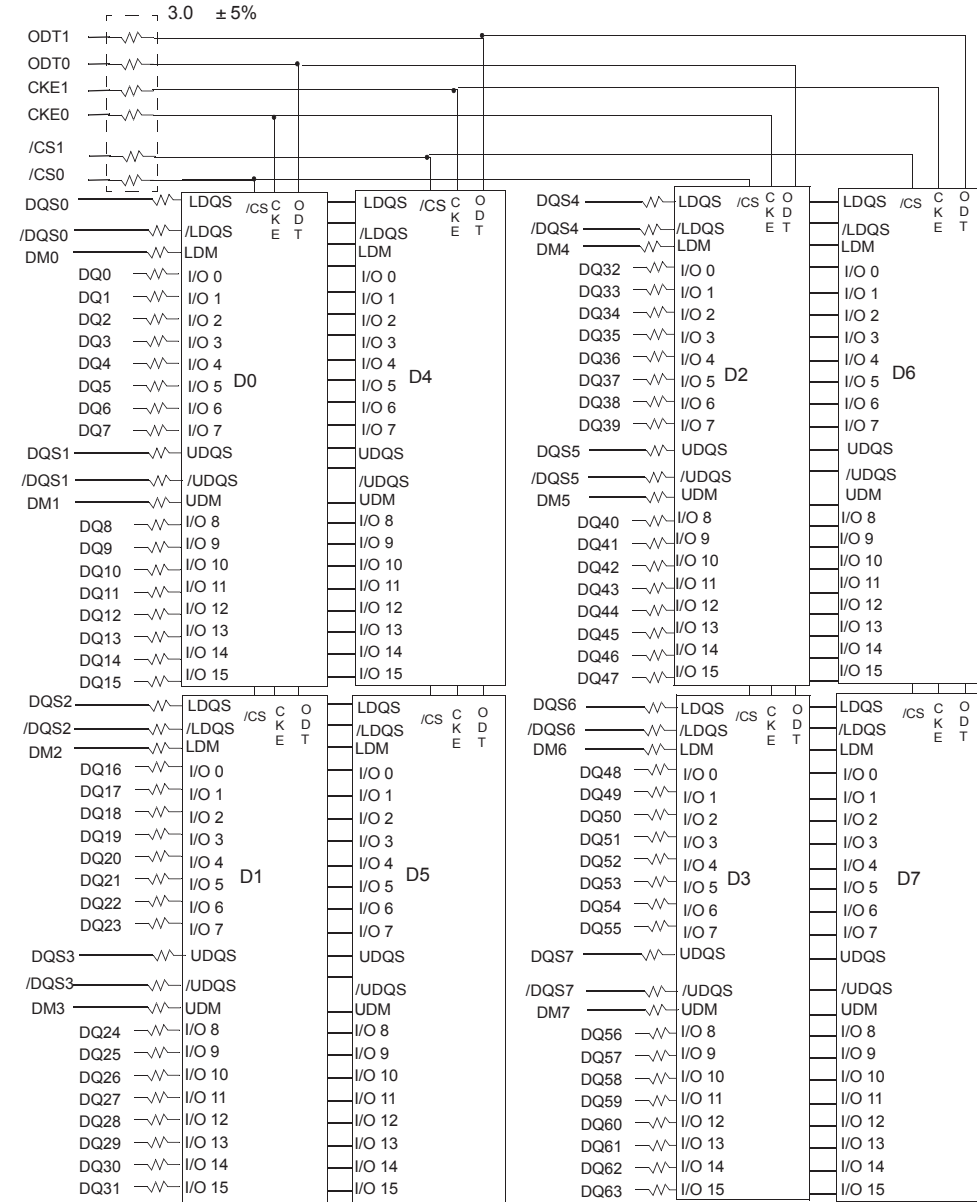
FEATURES

- ・ 172ピン・デュアル・インライン・メモリ・モジュール
(ピン・ピッチ 0.5mm)
- ・ CL - tRCD - tRP = 5 - 5 - 5 (PC2 - 5300)
- ・ 1.8V ± 0.1V 単一電源
- ・ 8,192リフレッシュ / 64ms
- ・ SSTL_18コンパチブル
- ・ /CASレイテンシー3, 4, 5クロックプログラマブル
- ・ 2ランク構成
- ・ アンバッファードタイプ
- ・ シリアルPD
- ・ 接続端子: 電解金メッキ (t = 0.76 μm)
- ・ Pbフリー、RoHS対応品

Outline Drawing



Functional Block Diagram



#Unless otherwise noted, resistor values are 22 ± 5%
DQ wiring may differ from that described in this drawing however, DQ,DM,DQS,/DQS relationships are maintained as shown