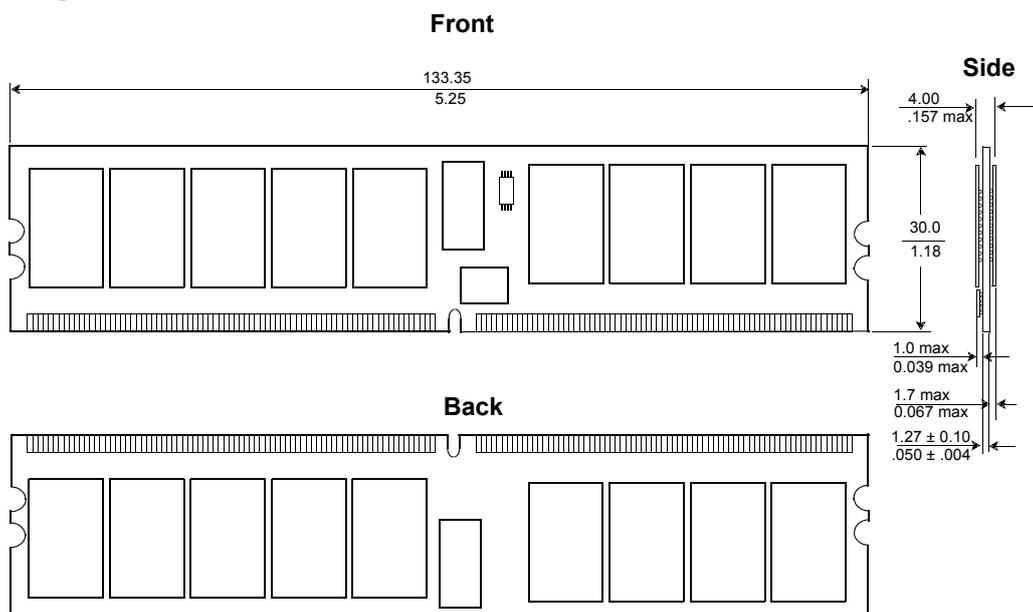


**SMD-4G68W****DESCRIPTION**

SMD - 4 G 6 8 Wは、2 GビットDDR・DRAM (256M x 8bit) を18個搭載した512M x 72ビットDDR2・DRAMモジュールです。

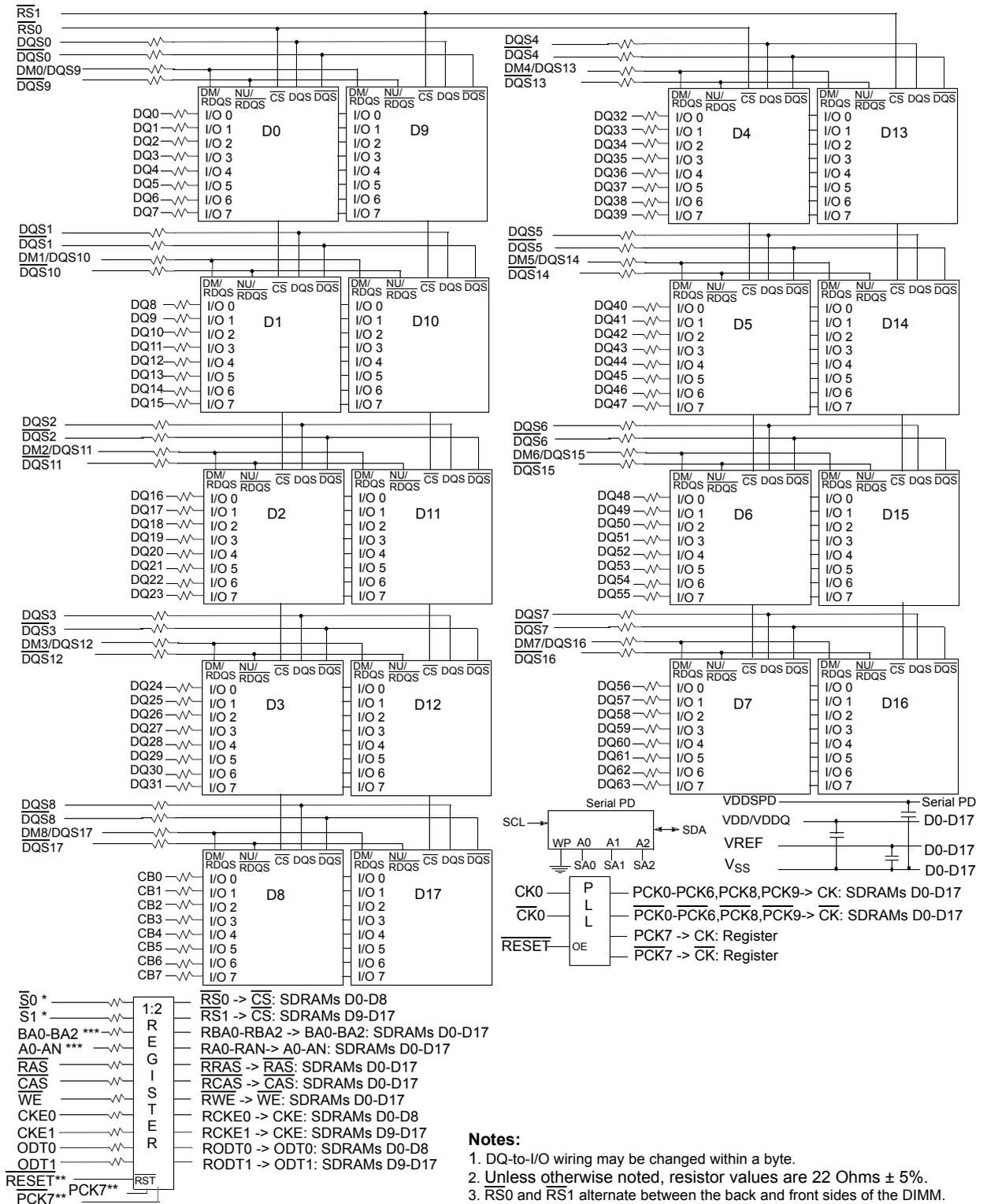
**FEATURES**

- ・ 240ピン・デュアル・インライン・メモリ・モジュール  
(ピン・ピッチ 1.00mm)
- ・ 基板高 30.0 mm
- ・ CL - tRCD - tRP = 5 - 5 - 5 (PC2 - 5300)
- ・ 1.8V ± 0.1V 単一電源
- ・ 8,192リフレッシュ / 64ms
- ・ SSTL\_18コンパチブル
- ・ /CASレイテンシー 3, 4, 5クロックプログラマブル
- ・ 2ランク構成
- ・ バッファードタイプ、ECC
- ・ OCD (オフチップドライバー インピーダンス アジャストメント)
- ・ ODT (オンダイ ターミネーション)
- ・ 接続端子：電解金メッキ (t 0.76 μm)
- ・ Pbフリー、RoHS対応品

**Outline Drawing**

**Note:** All dimensions are typical unless otherwise stated.  $\frac{\text{Millimeters}}{\text{Inches}}$

**Functional Block Diagram**



**Notes:**

1. DQ-to-I/O wiring may be changed within a byte.
2. Unless otherwise noted, resistor values are 22 Ohms  $\pm$  5%.
3. RS0 and RS1 alternate between the back and front sides of the DIMM.

\*  $\overline{S0}$  connects to  $\overline{DCS}$  and  $\overline{S1}$  connects to  $\overline{CSR}$  on a Register.  $\overline{S1}$  connects to  $\overline{DCS}$  and  $\overline{S0}$  connects to  $\overline{CSR}$  on another Register.

\*\* RESET, PCK7 and PCK7 connect to both Registers. Other signals connect to one of two Registers.

\*\*\* A13-15, BA2 have the optional pull down resistors(100K ohms), which is not indicated here.