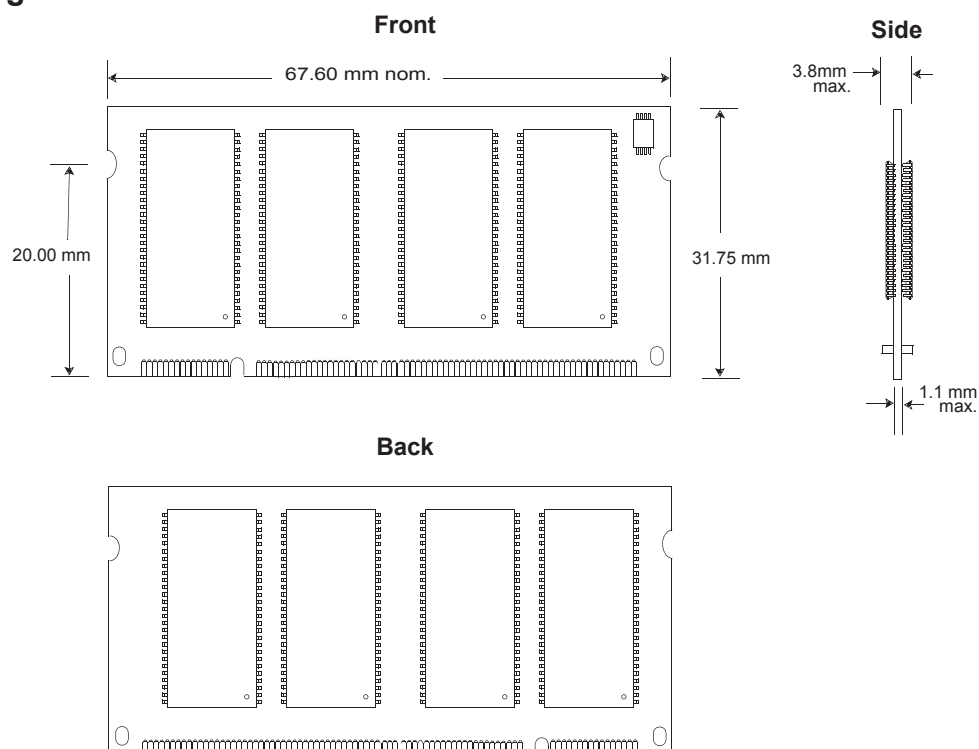


SMD-N51226**DESCRIPTION**

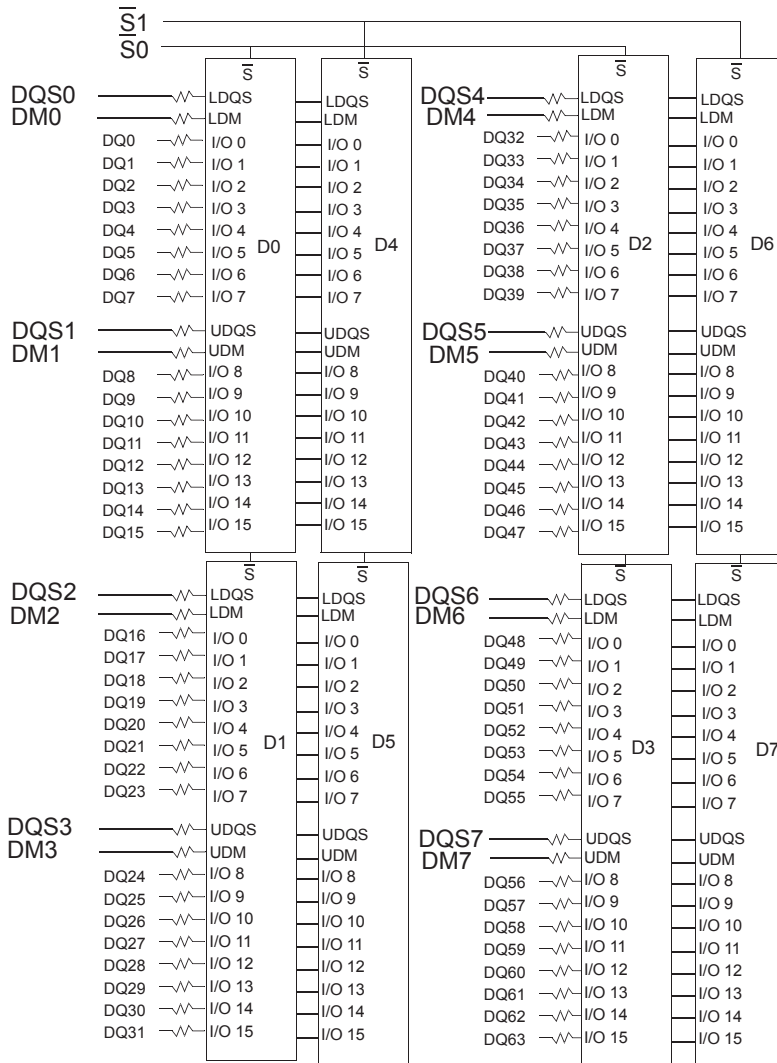
SMD - N51226は、512MビットDDR・DRAM (32M x 16bit) を8個搭載した64M x 64ビットDDR・DRAMモジュールです。

FEATURES

- ・ 200ピン・デュアル・インライン・メモリ・モジュール
(ピン・ピッチ 0.60mm)
- ・ 基板高 1.25" (31.75mm)
- ・ CL - tRCD - tRP=3 - 3 - 3 (PC3200) 2.5 - 3 - 3 (PC2700 / PC2100)
- ・ 2.6V ± 0.1V 単一電源 (PC3200) 2.5V ± 0.2V (PC2700 / PC2100)
- ・ 8,192リフレッシュ / 64ms
- ・ SSTL_2コンパチブル
- ・ /CASレイテンシー 3.0, 2.5クロックプログラマブル (PC3200)
- ・ " 2.5, 2.0クロックプログラマブル (PC2700 / PC2100)
- ・ 2バンク構成
- ・ アンバッファードタイプ
- ・ シリアルPD
- ・ 接続端子: 電解金メッキ (t 0.76 μm)

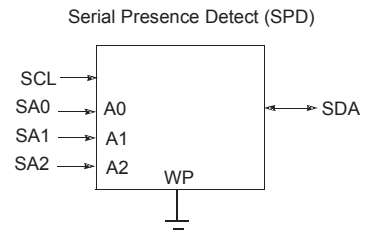
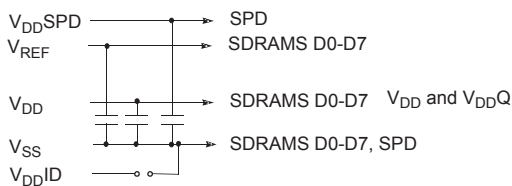
Outline Drawing

Functional Block Diagram



#Unless otherwise noted, resistor values are 22 ohms ± 5%

- BA0-BA1 → SDRAMs D0-D7
- A0-A12 → SDRAMs D0-D7
- RAS → SDRAMs D0-D7
- CAS → SDRAMs D0-D7
- WE → SDRAMs D0-D7
- CKE0 → SDRAMs D0-D3
- CKE1 → SDRAMs D4-D7



- CK0 → 4 loads
- CK1 → 4 loads
- CK2 → 0 loads

Note: DQ wiring may differ from that described in this drawing; however DQ/DM/DQS relationships are maintained as shown.
 V_{DD}ID strap connections:
 (for memory device V_{DD}, V_{DDQ})
 Strap out (open): V_{DD} = V_{DDQ}
 Strap in (closed): V_{DD} ≠ V_{DDQ}