

SMD-M25626

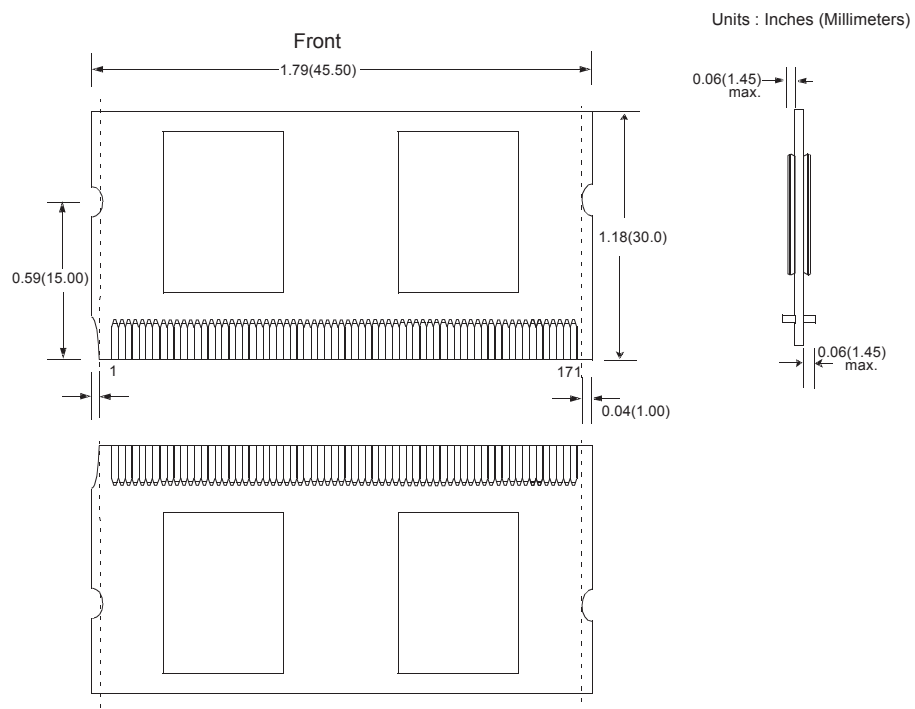
DESCRIPTION

SMD - M 2 5 6 2 6 は、5 1 2 MビットDDR・DRAM (32M x 16bit) を4個搭載した3 2 M x 6 4ビットDDR・DRAMモジュールです。

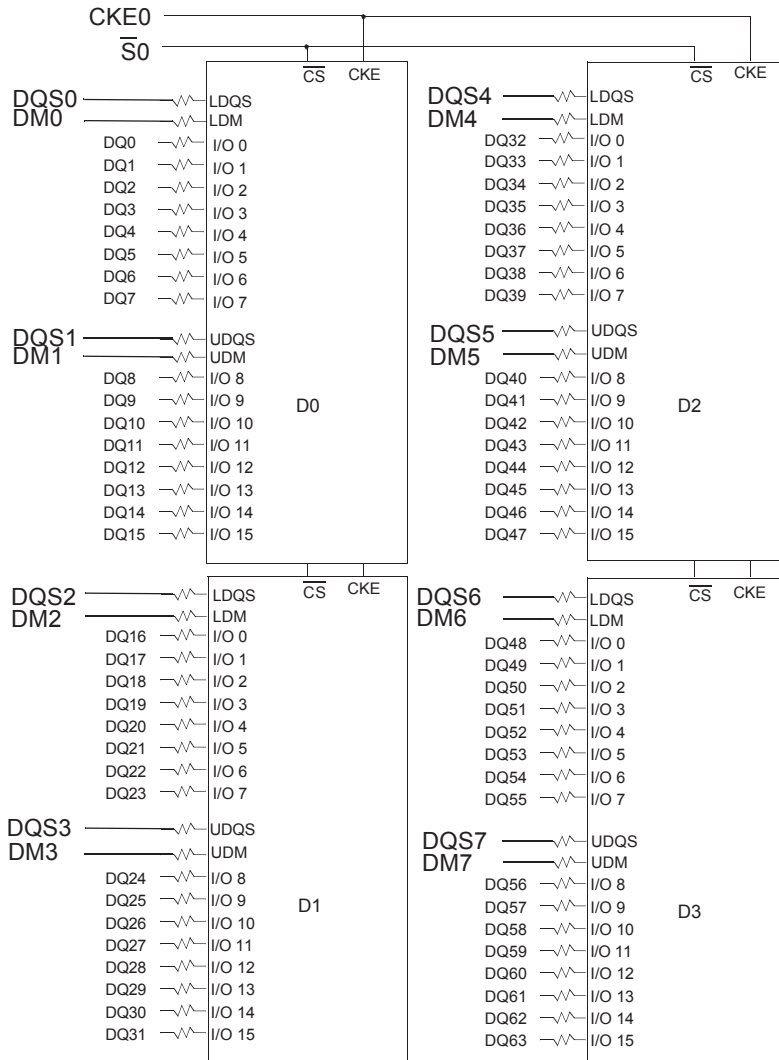
FEATURES

- ・ 172ピン・デュアル・インライン・メモリ・モジュール
(ピン・ピッチ 0.50mm)
- ・ CL - tRCD - tRP = 3 - 3 - 3 (PC3200) 2.5 - 3 - 3 (PC2700 / PC2100)
- ・ 2.6V ± 0.1V 単一電源 (PC3200) 2.5V ± 0.2V (PC2700 / PC2100)
- ・ 8,192リフレッシュ / 64ms
- ・ SSTL_2コンパチブル
- ・ /CASレイテンシー3.0, 2.5クロックプログラマブル (PC3200)
- ・ " 2.5, 2.0クロックプログラマブル (PC2700 / PC2100)
- ・ 1バンク構成
- ・ アンバッファードタイプ
- ・ シリアルPD
- ・ 接続端子: 電解金メッキ (t 0.76 μm)

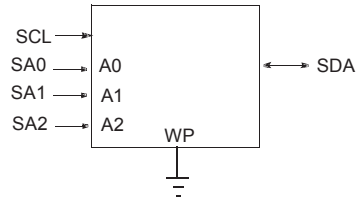
Outline Drawing



Functional Block Diagram



Serial Presence Detect (SPD)



- BA0-BA1 → SDRAMs D0-D3
- A0-A12 → SDRAMs D0-D3
- \overline{RAS} → SDRAMs D0-D3
- \overline{CAS} → SDRAMs D0-D3
- \overline{WE} → SDRAMs D0-D3

#Unless otherwise noted, resistor values are 22 \pm 5%

- V_{DDSPD} → SPD
- V_{REF} → SDRAMs D0-D3
- V_{DD} → SDRAMs D0-D3 V_{DD} and V_{DDQ}
- V_{SS} → SDRAMs D0-D3, SPD

- $\overline{CK0}$ → 2 loads + 2 load caps
- $\overline{CK1}$ → 2 loads + 2 load caps

Note: DQ wiring may differ from that described in this drawing; however DQ/DM/DQS relationships are maintained as shown.