

SMD-51248E

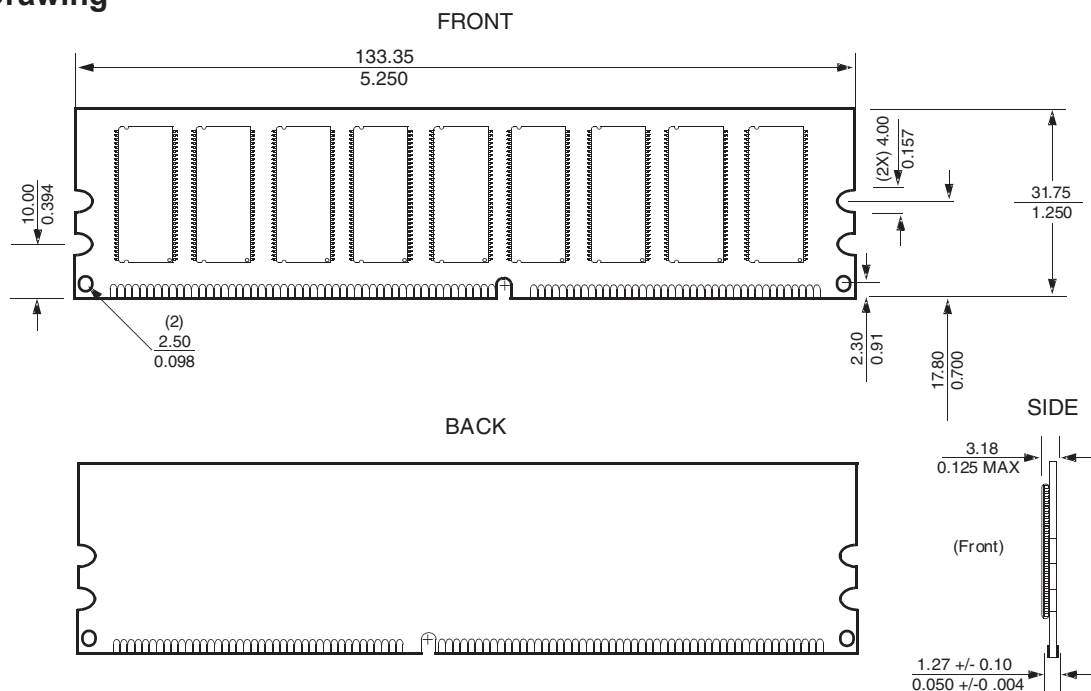
DESCRIPTION

SMD-51248Eは、512MビットDDR・DRAM (64M x 8bit) を9個搭載した64M x 72ビットDDR・DRAMモジュールです。

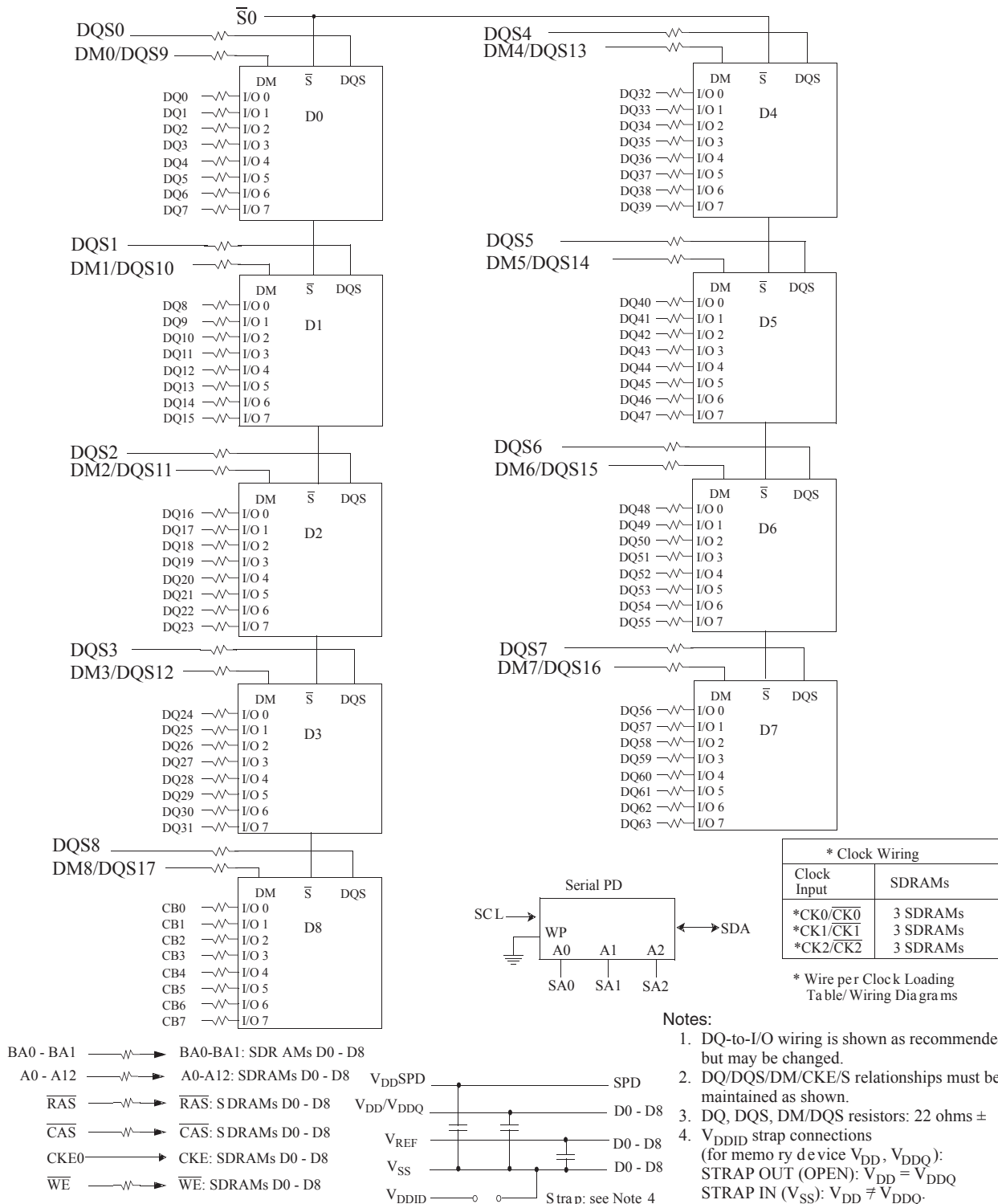
FEATURES

- 184ピン・デュアル・インライン・メモリ・モジュール
(ピン・ピッチ 1.27mm)
- 基板高 1.25" (31.75mm)
- CL-tRCD-tRP=3-3-3 (PC3200)、2.5-3-3 (PC2700/PC2100)
- 2.6V±0.1V単一電源 (PC3200)、2.5V±0.2V (PC2700/PC2100)
- 8, 192リフレッシュ/64ms
- SSTL_2コンパチブル
- /CASレイテンシー3.0, 2.5, 2.0クロックプログラマブル (PC3200)
- " 2.5, 2.0クロックプログラマブル (PC2700/PC2100)
- 1バンク構成
- アンバッファードタイプ
- シリアルPD
- 接続端子：電解金メッキ ($t \geq 0.76 \mu\text{m}$)
- ECC

Outline Drawing



Note: All dimensions are typical unless otherwise stated millimeters
inches

Functional Block Diagram**Notes:**

1. DQ-to-I/O wiring is shown as recommended but may be changed.
2. DQ/DQS/DM/CKE/S relationships must be maintained as shown.
3. DQ, DQS, DM/DQS resistors: 22 ohms $\pm$ 5%.
4. V_{DDID} strap connections (for memory device V_{DD} , V_{DDQ}):
STRAP OUT (OPEN): $V_{\text{DD}} = V_{\text{DDQ}}$
STRAP IN (V_{SS}): $V_{\text{DD}} \neq V_{\text{DDQ}}$
5. BAx, Ax, $\overline{\text{RAS}}$, $\overline{\text{CAS}}$, $\overline{\text{WE}}$ resistors: 5.1 ohm $\pm$ 5%
(Except PC2100)