SMD-1G48W

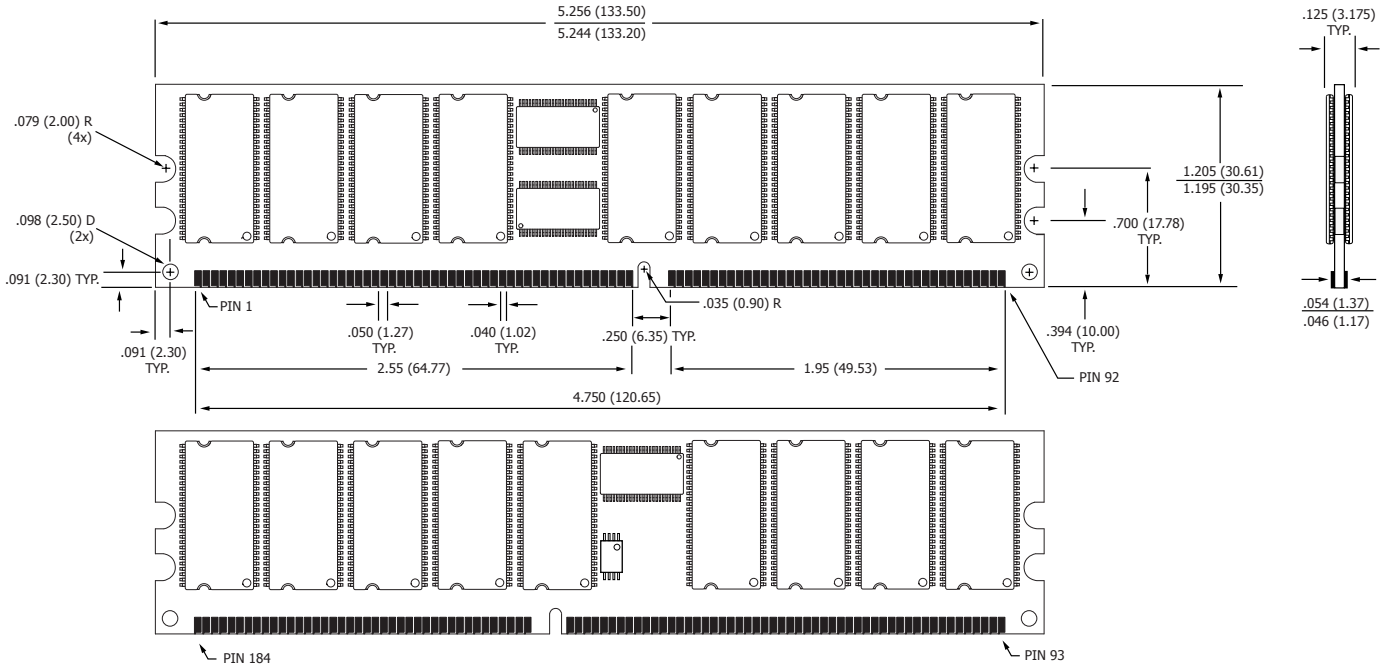
DESCRIPTION

ＳＭＤ－１Ｇ４８W は、５１２ＭビットＤＤＲ・ＤＲＡＭ（64M x 8bit）を１８個搭載した１２８Ｍｘ７２ビットＤＤＲ・ＤＲＡＭモジュールです。

FEATURES

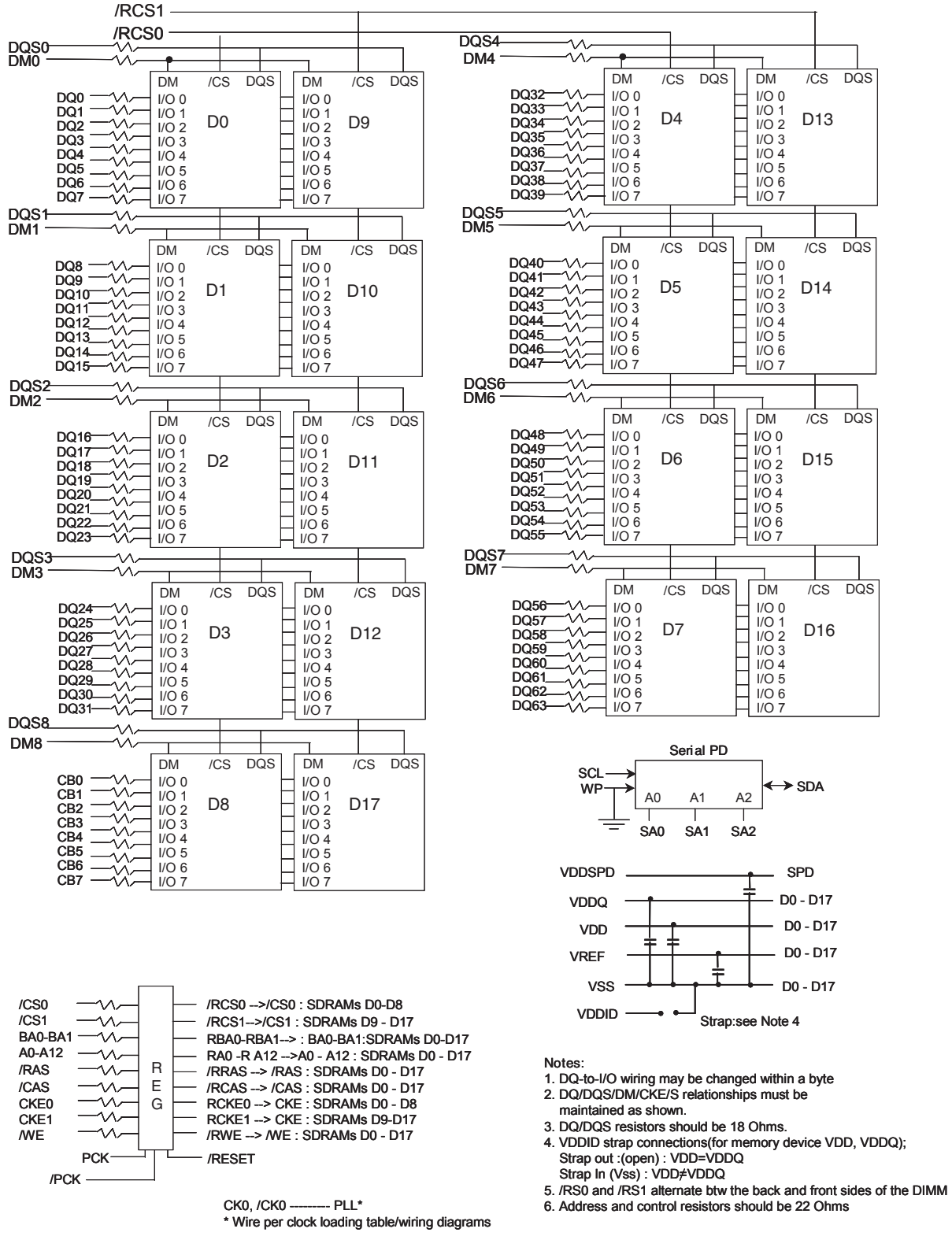
- **１８４ピン・デュアル・インライン・メモリ・モジュール**
  （ピン・ピッチ 1.27mm）
- **基板高 １.２５”（３０．０mm）**
- **ＣＬ－ｔＲＣＤ－ｔＲＰ=3－3－3（ＰＣ３２００）、2.5－3－3（ＰＣ２７００／ＰＣ２１００）**
- **２．６Ｖ±０．１Ｖ単一電源（ＰＣ３２００）、２．５Ｖ±０．２Ｖ（ＰＣ２７００／ＰＣ２１００）**
- **８，１９２リフレッシュ／６４ｍｓ**
- **ＳＳＴＬ＿２コンパチブル**
- **/ＣＡＳレイテンシー3.0，2.5，2.0クロックプログラマブル（ＰＣ３２００）**
- **〃 2.5，2.0クロックプログラマブル（ＰＣ２７００／ＰＣ２１００）**
- **２バンク構成**
- **バッファードタイプ・ＥＣＣ**
- **シリアルＰＤ**
- **接続端子：電解金メッキ（ｔ≧０．７６μm）**

Outline Drawing



NOTE: 1. All dimensions in inches (millimeters) $\frac{\text{MAX}}{\text{MIN}}$ or typical where noted.

Functional Block Diagram



Notes:
1. DQ-to-I/O wiring may be changed within a byte
2. DQ/DQS/DM/CKE/S relationships must be maintained as shown.
3. DQ/DQS resistors should be 18 Ohms.
4. VDDID strap connections(for memory device VDD, VDDQ);
   Strap out :(open) : VDD=VDDQ
   Strap In (Vss) : VDD≠VDDQ
5. /RS0 and /RS1 alternate btw the back and front sides of the DIMM
6. Address and control resistors should be 22 Ohms